

Analýza sběrnice PCI prostřednictvím logického analyzátoru

1. Seznamte se se základními cykly sběrnice PCI (čtení a zápis do paměti, čtení a zápis do I/O prostoru, čtení a zápis do konfiguračního prostoru) z přílohy 0 prezentace.
2. Propojte sériová rozhraní RS232 testovaného počítače a logického analyzátoru a vyzkoušejte přenos dat prostřednictvím Hyperterminálu. Nastavte shodné přenosové rychlosti a formáty znaku na obou stranách, vypněte řízení datového toku.
3. Zjistěte základní adresu karty sériových rozhraní v testovaném PC (prostřednictvím Správce zařízení Windows) a zachyťte PCI cykly zápisu a čtení přenášených sériových dat (datový registr sériového rozhraní je na základní adrese). Zaznamenejte spouštěcí podmínku. Porovnejte data na PCI sběrnici s daty přenesenými prostřednictvím RS232.
4. Zachyťte přístup konfiguračního čtení ke zvolenému konfiguračnímu registru karty a zkontrolujte platnost načtených dat. Jako referenci použijte obsah registru načtený prostřednictvím programu CatScan (zástupce na ploše PC, aktualizací vyvoláte mimo jiné také požadovaný cyklus konfiguračního čtení). Zaznamenejte spouštěcí podmínku.